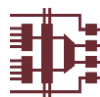


# FPGA-SYSTEMS.RU

сообщество FPGA разработчиков

Powered by KeisN13



Новостной дайджест событий проекта





**Март, 2020**

Всё самое актуальное из мира FPGA

Март, 2020



## Отчёт за январь 2020

Перед тем как приступить к прочтению новостей, не забудьте присоединиться к нам    . На проекте собрано всё, что касается FPGA/ПЛИС: новости, руководства, видеоуроки, вакансии и многое другое.

[Подробнее об идеологической составляющей проекта](#)

**PS: заинтересованы в размещении информации о мероприятии или компании? – свяжитесь с нами по электронной почте [fpga-systems@yandex.ru](mailto:fpga-systems@yandex.ru)**

### **Изменения на проекте *FPGA-Systems.ru***

1. Изменился формат отчёта. Теперь новости оформлены в виде карточек. Если такой формат окажется не востребованным читателем, сообщите нам [fpga-systems@yandex.ru](mailto:fpga-systems@yandex.ru). Вернем старый табличный формат
2. В конец отчёта добавлены ссылки на предыдущие отчёты



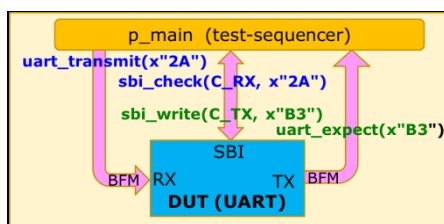
## Новые руководства на проекте *fpga-systems.ru*

104	<a href="#">Создание многопроцессорной системы в Vitis: Zynq + MicroBlaze [Microblaze]</a>	<a href="#">dvorozhbit</a>	26.01.2020 , 21:29
-----	--	----------------------------	-----------------------

Благодарим пользователя [dvorozhbit](#) за размещенное руководство.

**Обращение к читателю:** написание руководства – это долгий и трудоёмкий процесс. Те, кто хотя бы раз писал статью или делал перевод, это знает. Поэтому следует поддержать авторов за их труд. Ваша поддержка мотивирует их на написание новых статей.

## Последние FPGA новости



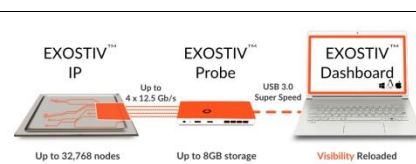
[Вебинар: Новые особенности библиотеки верификации UVVM](#)

Разместил KeisN13  
31.03.2020



[Видео-тренинг: Введение в Hyper-Pipelining в Intel FPGA](#)

Разместил KeisN13  
30.03.2020



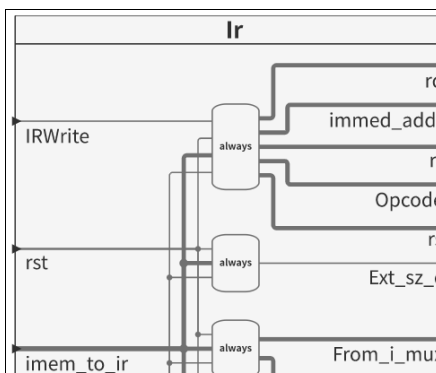
[Вебинар: Как записать гигабайты данных внутрисхемной отладки на FPGA](#)

Разместил anton\_sosnitzkij  
30.03.2020

**PYNQ™**  
Alveo Edition

[Обновление: Образ Pynq теперь доступен для карт ускорителей Xilinx Alveo](#)

Разместил KeisN13  
29.03.2020



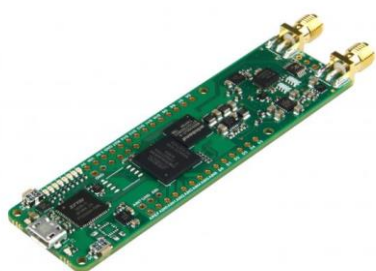
[Обновление: Sigasi 4.7](#)

Разместил KeisN13  
29.03.2020



[Новинка: Новая платформа для прототипирования на Xilinx XCVU37P с поддержкой HBM от proFPGA](#)

Разместил KeisN13  
28.03.2020



[Новинка: FPGA платформы для быстрого прототипирования и сбора данных](#)

Разместил KeisN13  
28.03.2020



[Видео: Ускорение разработки на FPGA](#)

Разместил KeisN13  
28.03.2020

**BittWare**  
Webinar Registration

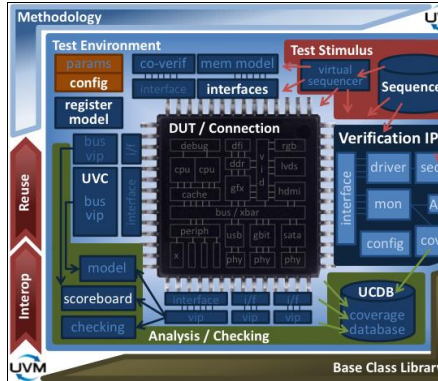
[Вебинар: корпоративные FPGA-серверы: подход TeraBox](#)

Разместил KeisN13  
28.03.2020



[Поддержка программируемых ускорителей Intel Arria 10 GX в VMware vSphere 6.7](#)

Разместил evgeniybolnov  
26.03.2020



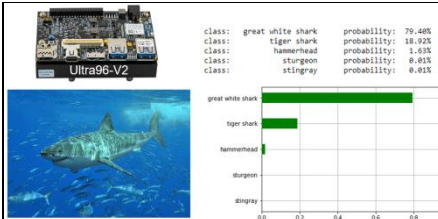
[Вебинар: Руководство по программированию UVM: советы и хитрости о которых вы могли и не догадываться](#)

Разместил SergeyNIIPK  
25.03.2020



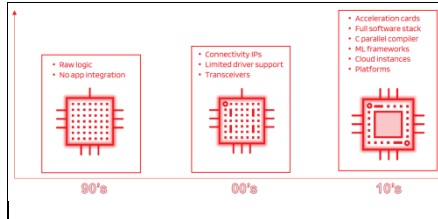
[Новинка: Xilinx Zynq UltraScale+ RFSoc ZCU216 - APМ+ПЛИС+АЦП+ЦАП - все в одном кристалле!](#)

Разместил KeisN13  
25.03.2020



[Вебинар: Использование Python Overlay для экспериментов с нейронными сетями на ПЛИС](#)

Разместил KeisN13  
25.03.2020



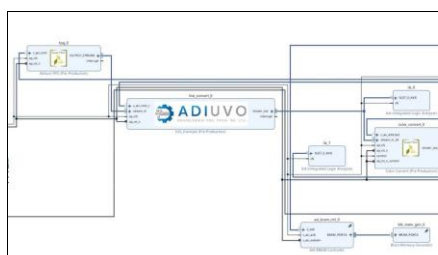
[Заметка: FPGA уходит в софт или как изменился маршрут проектирования для ПЛИС](#)

Разместил KeisN13  
25.03.2020



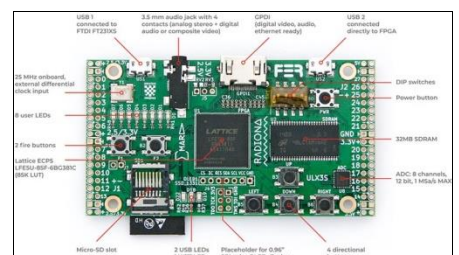
[Видео: Презентация Xilinx Versal Premium на виртуальной выставке OFC2020](#)

Разместил KeisN13  
22.03.2020



[Руководство: Создание видео потоков в Vivado HLS](#)

Разместил KeisN13  
19.03.2020



[Новинка: ULX3S - Мощный, открытый отладочный комплект на Lattice ECP5](#)

Разместил KeisN13  
19.03.2020



**XILINX** Industrial Functional Safety with Xilinx SoCs

[Вебинар: Промышленная функциональная безопасность с Xilinx SoC](#)

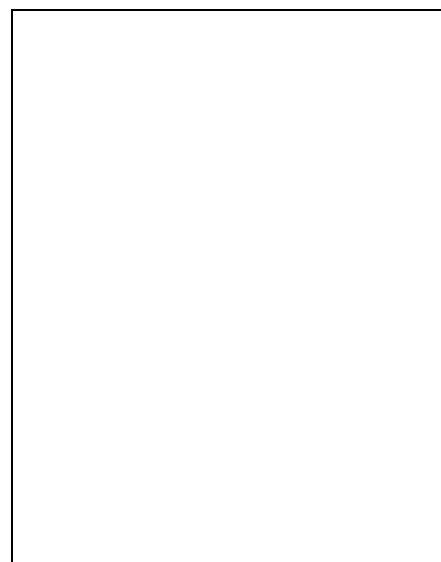
Разместил KeisN13  
18.03.2020

**PLC2 ONLINE**

WEBINAR Open Source VHDL Verification Methodology - OSVVM

[Вебинар: Введение в OSVVM - Open Source VHDL Verification Methodology](#)

Разместил KeisN13  
17.03.2020



**XILINX** **DOULOS**

[Вебинар: Глубокое обучение ИИ с FPGA Xilinx](#)

Разместил KeisN13  
13.03.2020

[Обновление: PAM4 трансиверы в Intel Agilex](#)

Разместил KeisN13  
12.03.2020

[Обновление: Xilinx Versal Premium](#)

Разместил KeisN13  
11.03.2020

Example Control Planes: OpenFlow, openstack, Open vSwitch

API Model: n-tuple, ACL, Ternary

Adaption SW: User Designed, User Designed, TCAM Compiler, Future (TBD)

Virtual Accelerator Engine: GME in "C", GME in FPGA RTL w/BRAM/HEM, GME in FPGA RTL + MoSys BE, GME in FPGA RTL + MoSys PHE

Silicon Support: XILINX, MoSys

Hardware Data Plane Platforms: DPDK CPU, FMC Card, MoSys Dev Card, User Designed

[Анонс: Graph Memory Engine™ на Xilinx UltraScale+ с компилятором TCAM](#)

Разместил Lebedev  
23.02.2020

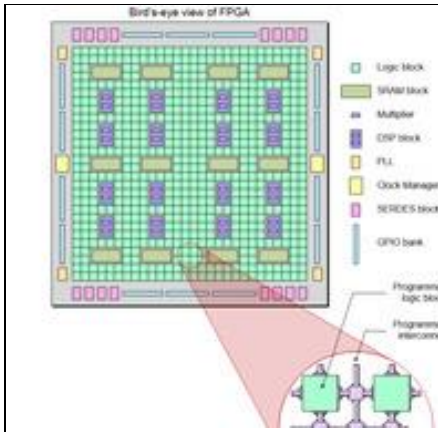
High Performance FPGA Technology

[Статья: Стресс-тесты сетевых приложений 100 Гбит/с на ПЛИС фирмы ArchES](#)

Разместил Lebedev  
22.02.2020

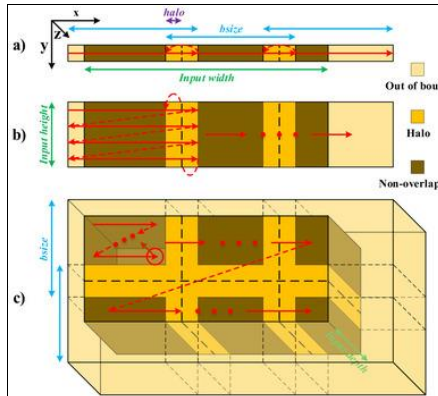
[Вебинар: Разработка конечных автоматов и управляющей логики и их запуск на микроконтроллерах и ПЛИС](#)

Разместил KeisN13  
21.02.2020



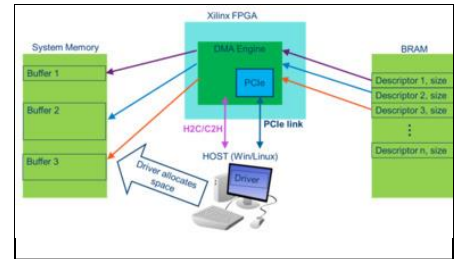
[Статья: Intro по ПЛИС для разработчика МК](#)

Разместил Lebedev  
20.02.2020



[Статья: Использование памяти - Intel FPGA vs Nvidia GPU](#)

Разместил Lebedev  
20.02.2020



[Руководство: Как реализовать DMA контроллер в ПЛИС Xilinx - часть 1](#)

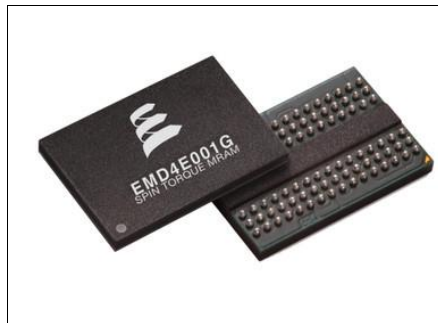
Разместил Lebedev  
20.02.2020



## Курсы Intel FPGA и Mentor Graphics

[Тренинг: Новый игрок на рынке сертифицированных тренинг центров по FPGA](#)

Разместил KeisN13  
17.02.2020



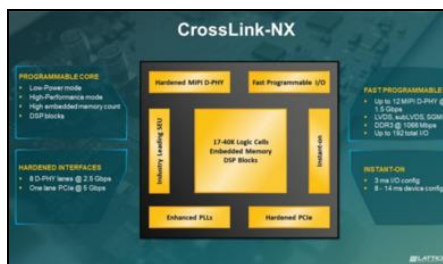
[Руководство: Использование памяти Everspin 1Gb STT-MRAM с Xilinx контроллером DDR4](#)

Разместил Lebedev  
10.02.2020



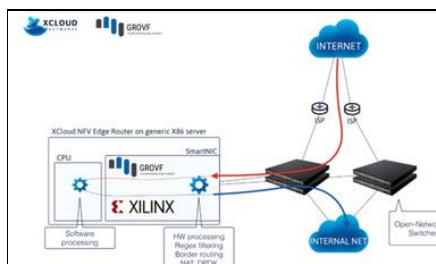
[Новое руководство от Адама Тейлора: высокопроизводительная обработка изображений на Genesys ZU 3EG](#)

Разместил nikitatar  
10.02.2020



[Статья: Lattice Crosslink-NX для встроенной обработки видео](#)

Разместил Lebedev  
06.02.2020



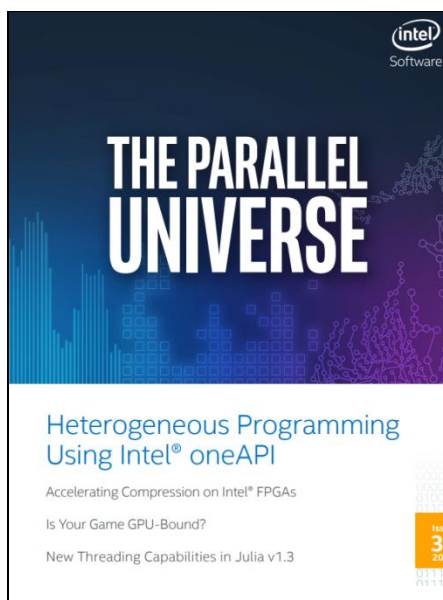
[Статья: Глубокий анализ трафика в сети 100 Гбит/с на ПЛИС Xilinx](#)

Разместил Lebedev  
05.02.2020



[Abaco VP460: 6U VPX Вычислитель СВЧ сигналов на Xilinx Zynq Ultrascale+ RFSoc](#)

Разместил Lebedev  
05.02.2020



[Журнал: Parallel Universe №39: Программирование гетерогенных систем с OneAPI](#)

Разместил KeisN13  
03.02.2020

PS: Спасибо пользователям **anton\_sosnitzkij**, **SergeyNIKP**, **evgeniybolnov**, **nikitatar** и **Lebedev** за помощь в наполнении контентом новостной ленты.

Если Вы на просторах интернета нашли интересную новость о ПЛИС/FPGA, то расскажите об этом в [новостной ленте](#)



Не забудьте посмотреть проекты наших друзей:



[https://t.me/Powered\\_by\\_KeisN13\\_events](https://t.me/Powered_by_KeisN13_events) - Всё самое новое и актуальное из мира FPGA/ПЛИС, а также канал событий проекта [FPGA-Systems.ru](http://FPGA-Systems.ru)



<https://t.me/proHardware> - Все о разработке электроники и не только



[https://t.me/elprg\\_ebook\\_hw\\_sw](https://t.me/elprg_ebook_hw_sw) - Книги курсы и лекции по ПЛИС, аппаратуре и ИИ



КТЦ “Инлайн Групп” официальный дистрибьютор [www.plis.ru](http://www.plis.ru) и тренинг центр [www.plis2.ru](http://www.plis2.ru) компании **Xilinx** на территории РФ

Присоединяйтесь и делитесь интересными на Ваш взгляд новостями из мира FPGA, а также своими идеями и опытом разработок на FPGA на сайте [www.fpga-systems.ru](http://www.fpga-systems.ru), в телеграм [@Powered\\_by\\_KeisN13](https://t.me/Powered_by_KeisN13), на [Youtube](https://www.youtube.com/), [Facebook](https://www.facebook.com/) и [VK](https://vk.com/)

Не забывайте оставлять Ваши комментарии в новостях и задавать вопросы авторам предоставленных руководств. Надеемся на Вашу [обратную связь](#) по улучшению проекта.

*Не забудьте поделиться отчётом.*

С уважением, команда проекта [fpga-systems.ru](http://fpga-systems.ru)



## Предыдущие отчёты

[2020-01](#)

[2019-12](#)

[2019-11](#)

[2019-10](#)

[2019-09](#)

[2019-08](#)

[2019-07](#)

[2019-01](#)